**Вариант 2**

1)на люб из указ уров

2)нет нет

2)да нет

2)да нет

2)нет да

3)x=2E,3

3)y=(7)50,5

4)3FBC

4)OF=0

5)R=10^1200

5)P=10^-15

6)0|01000|1000111001

7)XOR=79CE

7)FFEF

8)Выборка команды

8)выборка операнда

8)Исполнение операции

9)C4F9

10)мк совок мо выполн за 1 такт

10)мк включает и свед о мо+адрес след мк

11)5024C(CS сдвиг)

12)вызов проц быстр выз обраб, но медл вызов макроса

13)10бит адрес,емк-1024,размер-8

13)10бит адрес,емк-1024,размер-12

13)11бит адрес,емк-1024, разм-12

13)10бит адрес,емк-10,размер-1024

14)адрес b=AmodB,A-адрес обр к памят

14)емк памяти равна сум емк всех банков

14)время дост к памят сокр в В раз по сравн времен дост к одном банку

15)строка 3

15)слово 1

16)33

17)длина ФА = log2Сфп

17)число ВС=Свп/Сстр

17)число ФС=Сфп/Сстр

17)длина BC=log2числоBC

17)длина ФС=log2числоФС

17)число строк=числоBC

18)разл разм блок памят

18)блок содер логич заверш объект

18)внешн фрагмен памяти

19)(65\*8)16=208

20)огран адрес облас памят

20)огран набор выполн команд

20)огран вход в процед

21)порож машин коман при транс

21)выполн посл запуск проги

21)от 0 до 2 операнд

22)ускор выполн проги

22)упрощ орг библиот

22)упрощ перед парам-в при вызов макроса

22)позвол парам-и управл операц

23)черед полос

23)распредел полос парит по всем диск

24)опозн своего адрес

24)управл операц во внеш устр

24)соглос скорост обмен

24)фикс момент заверш операц ввод-ввывод

24)соглас формат данных

25)селектор адрес

25)регистр маски

25)регистр управл и сост ВУ

25)буферн регистр дан

26)регист тек адреса

26)регист режим передачи

26)счет слов

27)число адрес линий

27)число лин дан-х

27)протокол взаимод устройств

28)повыш произ обраб выч прог

28)сокращ времн разраб процес-а

28)повыш вероятн выхода годн микросхем